別表第二十号の十六　TMCC信号の誤り訂正(第23条の14第2項関係)

1　誤り訂正外符号はBCH符号、誤り訂正内符号はLDPC符号とする。

2　BCH符号の生成多項式は、別表第二十号の十四2に規定するLDPC符号のビット長が17280ビットの場合の多項式の積で表されるものとする。

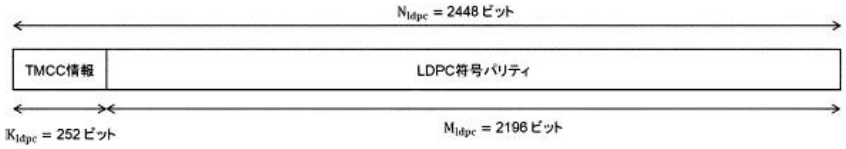
3　LDPC符号の構成は別記1のとおりとし、LDPC符号のビット長は1224ビット又は2448ビットの符号とする。演算は別表第二十号の十四3を準用する。ただし、パリティ検査ビット位置は別記2、L、M1、M2、Q1及びQ2は別記3に記載のとおりとする。

別記1　LDPC符号の構成

(1)　LDPC符号のビット長が1224ビットの場合



(2)　LDPC符号のビット長が2448ビットの場合



別記2　パリティ検査ビット位置

(1)　LDPC符号のビット長が1224ビットの場合

13　233　262　544　545　547　559　574　597　615　628　639　657　661　674　678　695　696　706　750　783　788　816　824　851　869　878　913
146　350　477　731　904　960
156　310　509　546　691　872
31　257　453　625　650　742
60　199　414　641　830　849
196　264　409　551　804　855
26　208　518　559　841　916
629
597
740
898
930

592
622
774
781
662
720
965
551
775
729

(2) LDPC符号のビット長が2448ビットの場合

1 10 67 108 181 208 364 544 720 768 936 984 1088 1112 1150 1153 1178 1309 1385 1569 1638 1911 1952 2154
19 46 58 80 98 125 233 251 598 819 867 873 1027 1040 1135 1226 1293 1452 1559 1635 1714 1846 1882
1 8 39 75 215 402 422 722 786 825 885 905 1080 1089 1202 1459 1568 1700 1953 1980 2008 2168 2179
12 32 61 110 120 195 310 522 571 595 691 702 745 776 944 982 1092 1103 1272 1355 1445 1497 1519
4 39 57 115 197 204 216 270 271 550 696 939 990 1093 1412 1540 1614 1787 1957 2019 2068 2123 2173
18 32 55 91 288 318 320 484 541 673 862 913 987 1125 1162 1163 1191 1257 1461 1678 1771 1845 2072 2073
26 45 70 222 355 515 621 760 837 970 1112 1188 1200 1301 1370 1448 1452 1465 1825 1893 1903 1971 2013 2031
263 531 693 1068 1210 1410 1430 1438 1538 1543 1762 1816 1904
117 156 179 307 977 1214 1287 1333 1503 1574 1734 1827 1927

別記3 LDPC符号の符号化パラメータ

(1) LDPC符号のビット長が1224ビットの場合

L	M1	M2	Q1	Q2

36	540	432	15	12

(2) LDPC符号のビット長が2448ビットの場合

L	M1	M2	Q1	Q2
36	72	2124	2	59